

# LVDS总线接口驱动电路LVDS387

LVDS，即Low Voltage Differential Signaling，是一种低压差分信号技术接口。它是为克服以TTL电平方式传输宽带高码率数据时功耗大、EMI电磁干扰大等缺点而研制的一种数字视频信号传输方式，采用极低的电压摆幅高速差动传输数据，可实现点对点或一点对多点的连接，具有低功耗、低误码率、低串扰和低辐射等特点，可广泛应用于对信号完整性、低抖动及共模特性要求较高的系统中。

